

La nuova versione di Synchronicity Developer Suite di MatrixOne aggiunge nuove capacità alla progettazione dei semiconduttori

La versione 4.2 della soluzione per la gestione della progettazione di semiconduttori offre un maggiore supporto per lo sviluppo di system-on-chip, la gestione di progetti basati su dati, l'integrazione di strumenti per la progettazione EDA e piattaforme Open Source

Milano – MatrixOne, leader nella fornitura di soluzioni di collaborazione per la gestione del ciclo di vita dei prodotti (PLM, Product Lifecycle Management) per le value chain™, ha presentato la nuova versione della sua soluzione Synchronicity® Developer Suite™. Tale soluzione per l'avanzata gestione di dati relativi allo sviluppo di prodotti, permette una progettazione globale dislocata in tutto il mondo diminuendo i tempi di ciclo e aumentando la qualità e la redditività dello sviluppo di semiconduttori. Già ora, la Synchronicity Developer Suite viene utilizzata da dodici delle quindici aziende più importanti del settore. La versione 4.2 del Synchronicity Developer Suite fornisce ai responsabili della progettazione una performance notevolmente superiore e un supporto per la più vasta gamma di applicazioni industriali EDA e piattaforme operative. La soluzione include nuove versioni di Synchronicity DesignSync®, una piattaforma per la gestione di dati relativi allo sviluppo di semiconduttori, e di Synchronicity ProjectSync®, una soluzione rivolta alla comunicazione e la gestione della collaborazione di progetti. Inoltre a livello opzionale, MatrixOne offre Hierarchical Configuration Manager™, l'unica soluzione industriale che permette una gestione di dati basata su blocchi e quindi la progettazione e la riutilizzazione di system-on-chip (SoC) in modo gerarchico. “Il formato e la complessità di nuovi semiconduttori – come ad esempio i chip integrati nelle automobili e i dispositivi per la musica digitale e la telefonia della prossima generazione – insieme alla rapidità con cui devono essere sviluppati cambiano il modo in cui la progettazione e la collaborazione vengono gestite”, ha commentato Luigi Salerno, Country Manager di MatrixOne Italia. “Non si tratta più di progetti monolitici, ma essi devono essere suddivisi in diversi sotto-progetti, ciascuno dei quali rappresenta un progetto complesso e a sè stante. Le capacità della nuova Synchronicity Developer Suite permettono ai produttori di semiconduttori di ottenere vantaggi delle economie di scala globali e delle partnership collaborative per cambiare il modo in cui i prodotti vengono lanciati sul mercato. Tutto attraverso un processo collaborativo che coinvolge le value chain dislocate in tutto il mondo.” Gestire la complessità durante la progettazione di semiconduttori La produzione di semiconduttori è un processo sempre più complesso. Mentre il formato della progettazione aumenta in modo significativo, i cicli di sviluppo si riducono continuamente. Per sviluppare questi prodotti nel modo più rapido possibile e con i costi più bassi possibili, i team dislocati in tutto il mondo, in zone di tempo e anche in aziende diverse, devono essere sincronizzati fra di loro. In un ambiente così complesso un singolo fraintendimento o sbaglio nella configurazione dei dati può causare un'enorme perdita di tempo e denaro. Grazie al Developer Suite con HCM i progettisti sono in grado di definire le relazioni gerarchiche fra i componenti della progettazione. La soluzione fornisce una semplice e efficiente interfaccia che permette di lavorare sulla completa gerarchia della progettazione. Questa metodologia innovativa basata su sistemi,

aiutano a riparare errori costosi e difficili da identificare, che possono presentarsi ogni volta gli ingegneri gestiscano dati relativi alla progettazione di ogni blocco, e quindi evitare gravi conseguenze finanziarie. Inoltre il numero di cicli della progettazione può essere accorciato e ridotto significativamente. Progettisti, architetti di chip e project manager possono essere sicuri che tutte le azioni applicate all'interno di un singolo blocco della progettazione fanno parte del completo contesto della sua gerarchia e sono così in grado di semplificare l'implementazione di grandi progettazioni SoC. I miglioramenti significativi della versione 4.2 di Developer Suite includono: – L'interfaccia utente di DesignSync all'avanguardia: La versione 4.2 include un'interfaccia che offre la possibilità di accedere alle capacità di HCM per creare una struttura di file intuitiva e per estesi sistemi di progettazione di chip. – Vasta interoperabilità EDA: MatrixOne è l'unico fornitore per sistemi di gestione di dati per la progettazione di semiconduttori che offre l'integrazione a livello produttivo di molteplici formati di dati provenienti da qualsiasi strumento EDA, inclusi strumenti proprietari. Developer Suite 4.2 supporta le ultime quattro versioni di Cadence® OpenAccess, Cadence CDBA e le ultime tre versioni di Synopsys® Milkyway™ database. – Integrazione della gestione di progetti basati sui dati: La versione 4.2 migliora l'integrazione nell'applicazione Program Central™ di MatrixOne che permette di aggiornare automaticamente il profilo di un project manager, ogni volta che viene effettuato un cambiamento all'interno di DesignSync. Ad esempio, una progettazione etichettata “sim passed” segnala il compito di simulazione automaticamente “completato” all'interno dello strumento di reportistica, fornendo così visibilità a tutti i membri del project team. – DesignSync ad elevata prestazione: Un modo di etichettare più efficace e l'introduzione di processi multi livello permettono una scalabilità e una performance elevata. – Più vasto supporto di piattaforme dell'industria: Anche la nuova versione di Developer Suite è supportata da tutte le piattaforme più importanti fra le quali Solaris™, HP-UX™, Windows® e RedHat™ Linux™ incluso Red Hat Enterprise Linux (RHEL). La versione 4.2 comprende il supporto di Solaris 10 e di piattaforme Open Source all'avanguardia come RHEL 4 e SuSE™ 9.

Pubblicato il: 01 dicembre 2005

Fonte: [AIDnetwork](#)

Autore: [Redazione FullPress](#)

News inserita in: [Varie](#)