

Sequence modella l'IP per la progettazione della potenza dei Soc

Sequence Design Inc., la SoC Design Closure Company, ha annunciato l'integrazione di una nuova prestazione di modellazione per IP di potenza nell'ambito dell'iniziativa NanoCool, il flusso più a ll'avanguardia per i progetti low-power/low-voltage da 100 nanometri.

Il flusso NanoCool farà leva sulla leadership Sequence nel settore dell'RTL, dell'ottimizzazione concorrente e dell'estrazione, per attirare i principali attori dell'industria al fine di indirizzare le esigenze dei progetti inferiori ai 100 nanometri (consultare il comunicato NanoCool 2/25 per ulteriori dettagli). I partner iniziali dell'iniziativa sono Silicon Metrics e Virtual Silicon. Con la crescente complessità dei System-on-chip (SoC), la potenza ha assunto un ruolo fondamentale. I blocchi di proprietà intellettuale (IP) - quali i core DSP (digital-signal-processing); i processori embedded; le memorie; i blocchi analogici e misti - sono oggi integrati all'interno del medesimo silicio. Attraverso l'ambiente SoC PowerTheater di Sequence, i progettisti saranno in grado di prendere le decisioni più appropriate relativamente al packaging e alla distribuzione dell'energia sin dalle prime fasi del processo di sviluppo semplicemente sfruttando dei modelli Ip di potenza di alta qualità. Questo ambiente di tool permette anche di eseguire la riduzione e l'ottimizzazione della potenza dando origine a dei progetti low-power in tempi più brevi. Descrivere il comportamento di potenza e creare i modelli di potenza a mano sono compiti lunghi e soggetti ad errori: il processo di generazione automatica di PowerTheater consente agli utenti di creare dei modelli di potenza in modo più rapido e efficiente. "La modellazione IP è la base della progettazione low-power e low-voltage," ha dichiarato Kevin Walsh, Vice Presidente Product Management di Sequence Design. "Nell'ambito del nostro flusso NanoCool, offriremo ai clienti che sviluppano SoC complessi e ai fornitori di IP un mezzo per produrre dei modelli di potenza per blocchi IP accurati e robusti." PowerTheater di Sequence offre una metodologia completa per la gestione dell'energia nei SoC. L'ambiente PowerTheater è costituito dal tool Analyst per l'analisi della potenza a livello register-transfer (RTL) e gate, e dal tool Designer per l'ottimizzazione della potenza RTL pre sintesi. Con l'introduzione della modellazione IP, PowerTheater consente ora ai progettisti di creare modelli di potenza dettagliati per i blocchi IP. L'interfaccia grafica guida l'utente attraverso i vari passi di modellazione. Benché PowerTheater supporti tutti i principali formati standard di libreria (Synopsys .lib, ALF e OLA), le capacità di modellazione utilizzano la ricchezza della sintesi e la versatilità dell'Advanced Library Format (ALF). Per utilizzare il wizard, all'utente non è richiesta alcuna particolare conoscenza della sintesi ALF. "In sottofondo" esso utilizza gli avanzati costrutti e stili di modellazione offerti dal formato ALF. "Con il supporto dei modelli ALF, le capacità di modellazione IP di Sequence possono facilitare la creazione di modelli di potenza d'alta qualità per blocchi IP complessi," ha dichiarato Wolfgang Roethig, Chairman dell'ALF Workshop IEEE P1603 e Senior Engineering Manager per NEC Electronics Inc. "NEC Electronics fornirà ai propri clienti le librerie richieste e i modelli ALF per il prodotto PowerTheater: plaudiamo all'impegno assunto da Sequence verso il formato di modellazione di libreria più accurato oggi disponibile." Disponibilità Per i clienti attivi con contratti di manutenzione va

lido e per i nuovi clienti la modellazione IP sarà disponibile a partire da Aprile 2002 nell'ambito delle dotazioni standard di PowerTheater Analyst al prezzo di 80.000 dollari per una licenza time-based di un anno in Europa e negli US. Informazioni su Sequence Sequence Design, Inc., la Design Closure CompanySM, permette ai progettisti di system-on-chip di realizzare in tempi più rapidi circuiti integrati caratterizzati da prestazioni più elevate e da consumi più bassi. Le soluzioni e il software di progettazione fisica di Sequence assicurano oggi a più di 100 clienti il vantaggio competitivo necessario per eccellere nei mercati tecnologici più aggressivi, a dispetto degli aspetti di time-to-market e di complessità più stringenti dei progetti al di sotto dei 180 nanometri. Sequence vanta una struttura di supporto e di servizio di caratura mondiale. La società è nata dalla fusione tra Sente, Inc., Sapphire Design Automation, Inc. e Frequency Technology. Sequence è una società privata. Sequence è membro dei programmi di partnership ConnectionsTM di Cadence Design Systems (NYSE:CDN) e Open DoorTM Mentor Graphics (NASDAQ: MENT). Il quartier generale per l'Europa ha sede a Parigi. Per ulteriori informazioni visitate il sito web www.sequencedesign.com.

Pubblicato il: 06 marzo 2002

Fonte: [Sara Mariani](#)

Autore: [Redazione FullPress](#)

News inserita in: [Varie](#)

FullPress.it è una testata giornalistica registrata al Tribunale di Potenza n. 258 del 25.02.99 - FullPress Agency S.r.l. P.Iva e Cod.Fisc. 01334450762 - ©1999-2010 FullPress Agency